

LABORATÓRIO 01

Arquitetura e Organização de Computadores – AOC - TADS\_A\_2020/1

- Os circuitos apresentados deverão ser resolvidos utilizando-se um software de domínio público (sugestão: logisim-win-2.7.1.exe OU SimuladorDigital\_095.exe OU logic.ly/demo) ou outro Software que permita a montagem dos circuitos digitais apresentados.

- A entrega deverá ser feita para o e-mail: [cp.santos@udesc.br](mailto:cp.santos@udesc.br) em formato .pdf até o dia 25/07/20

- Entregas posteriores a esta data, terão peso de 50%. Serão aceitos envios até o dia 27/07/20.

- O envio deste exercício até as datas informadas valerá como nota de Laboratório (Lab1).

|  |
| --- |
| ALUNO(A): |
| TURMA: |

**LABORATÓRIO 01**

1. Monte cada um dos circuitos contendo portas lógicas apresentados abaixo e obtenha:
2. As funções de saída de cada circuito S1,S2,S3,S4,S5
3. Monte a Tabela Verdade para cada um dos circuitos
4. Encontre os valores das entradas de cada circuito para obter S1=0; S2=1; S3=1; S4=1; S5=0

B

A

C

B

A

B

C

D

D

D

D

A

C

C

C

B

B

A

A

